A-620L
取扱説明書

概要

A-620L は、アナログデバイセズ社の計装アンプ IC、AD620AR を使用したロードセル用アンプ / 汎用計装アンプ基板です。ロードセル駆動用電源を内蔵しており、350Ω のロードセルに直結して使用できます。

別紙回路図を併せて参照して下さい。

仕様

型名	A-620L
使用 IC	AD620AR
入力	差動入力 1ch
同相入力範囲	0V～+5V
差動入力範囲	0V～±5V
出力	0V～+5V (+2.5V±2.5V)
利得(抵抗により設定)	1～1000 倍
出力オフセット	外部調整可能
電源	+5V / 20mA
ロードセル用電源	+3.5V / 10mA max
外形寸法	60×40

入力

CN1 の 4pin は同相入力電圧の基準となる GND 端子です。

CN1 の 2pin は Vin-、3pin は Vin+となっています。同相入力電圧範囲は 0V～+5V ですのでその範囲からはずれないようにしてください。

アンプとして正常動作をする差動入力電圧範囲はアンプの利得設定によってかわります。利得 1 倍のときで差動入力電圧範囲は±2.5V、利得 1000 倍のときでは差動入力電圧範囲は±2.5mV となります。

CN1 の 1pin は 350Ω ロードセル用の電源電圧出力端子です。

出力

差動入力が 0V のとき出力電圧は約+2.5V となるように出力にはオフセットがのっています。

出力電圧範囲は、0V～+5V です。

CN2 の 4pin は+5V 電源入力用の端子です。

CN2 の 3pin は出力電圧の端子です。

CN2 の 2pin は外部オフセット調整用の入力端子です。

CN2 の 1pin は GND 端子です。

利得設定

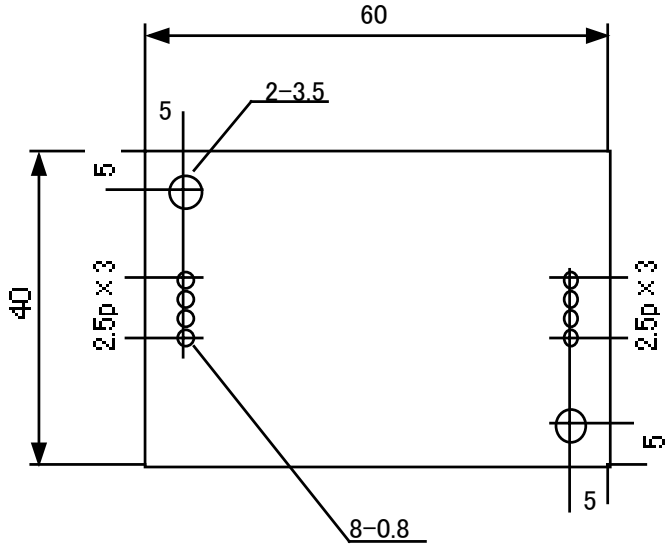
利得設定用抵抗(R5 または R7)の値は、次式により計算して下さい。

$R[k\Omega] = 49.4 / (G - 1)$

ここで、G=利得[倍]

有限会社オメガ電子

外形



＜注＞A-620L の仕様、および本説明書の内容は予告なく変更されることがあります。

著作権

本文中の他社の社名、商品名、製品型式名はすべてそれぞれの社の登録商標です。

有限会社オメガ電子